

TN (Technical Note) シリーズ目次

表題ごとに分けて記述したものを、テクニカルノート(TN)シリーズとして発表します。

ファイル名の説明

TN-000\_XXXXXXXXXXXX\_01\_230308

発行日付(通常不使用)  
01から開始

版数

ファイル表題

登録番号

ファイル名	初版/改定日	頁数	内容
TN-000_contents_01.pdf	<a href="#">230609</a>	1	本シリーズの目次です。
TN-001_OP Amp回路の消費電力_01.pdf	<a href="#">230302</a>	3	反転非反転増幅回路の <b>各素子の消費電力</b> を求めています。 OP Ampの消費電力には気を付けていますが、抵抗の消費電力は忘れがちです。 <b>ポイント：消費電力は高精度回路を製作するには、重要な観点です。</b>
TN-002_FETソース接地増幅回路の解析-01_電圧利得Gv.pdf	<a href="#">230407</a>	2	FETソース接地増幅回路の <b>電圧利得Gv</b> を求めています。 FETによる回路は接合型トランジスタ(BJT)に比べれば解析は簡単です。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-002_FETソース接地増幅回路の解析-02_入力抵抗Ri.pdf	<a href="#">230407</a>	1	FETソース接地増幅回路の <b>入力抵抗Ri</b> を求めています。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-003_FETドレイン接地増幅回路の解析-01_電圧利得Gv.pdf	<a href="#">230407</a>	1	FETドレイン接地増幅回路の <b>電圧利得Gv</b> を求めています。 通称ソースフォロフと呼ばれています。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-003_FETドレイン接地増幅回路の解析-02_出力抵抗Ro.pdf	<a href="#">230407</a>	1	FETドレイン接地増幅回路の <b>出力抵抗Ro</b> を求めています。 通称ソースフォロフと呼ばれています。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-004_FETゲート接地増幅回路の解析-01_電圧利得Gv.pdf	<a href="#">230508</a>	2	FETゲート接地増幅回路の <b>電圧利得Gv</b> を求めています。 高周波においてアイソレーション増幅器として使用されます。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-004_FETゲート接地増幅回路の解析-02_電流利得Gi.pdf	<a href="#">230508</a>	2	FETゲート接地増幅回路の <b>電流利得Gi</b> を求めています。 高周波においてアイソレーション増幅器として使用されます。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-004_FETゲート接地増幅回路の解析-03_逆方向電圧利得Grv.pdf	<a href="#">230508</a>	1	FETゲート接地増幅回路の <b>逆方向電圧利得Grv</b> を求めています。 この Grv は分離度(アイソレーション)と呼ばれ、高周波機器では重要な数値です。 高周波においてアイソレーション増幅器として使用されます。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-004_FETゲート接地増幅回路の解析-04_入力抵抗Ri.pdf	<a href="#">230609</a>	2	FETゲート接地増幅回路の <b>入力抵抗Ri</b> を求めています。 高周波においてアイソレーション増幅器として使用されます。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>
TN-004_FETゲート接地増幅回路の解析-05_出力抵抗Ro.pdf	<a href="#">230609</a>	1	FETゲート接地増幅回路の <b>出力抵抗Ro</b> を求めています。 高周波においてアイソレーション増幅器として使用されます。 <b>ポイント：解析を省略しないで表記しているため参考にしやすい。</b>